

Ingénieur SW : Développement Logiciel C/C++ H/F :

Mipsology est une startup qui conçoit des solutions matérielles et logicielles pour l'Intelligence Artificielle. Au cœur des datas centers ou à leur limite (Edge), notre produit, appelé Zebra, permet d'effectuer des milliards de calculs chaque seconde pour exécuter les réseaux de neurones utilisés en Deep Learning. A base de composants flexibles (FPGA), notre technologie offre de multiples avantages par rapport aux solutions classiques à base de CPU ou de GPU, tout en étant utilisable sans effort spécifique. Nous avons été reconnus par un prix au Concours Mondial de l'Innovation, et avons clos un premier tour d'investissement important pour assurer notre développement.

Entreprise :

Notre technologie est à la pointe du Deep Learning et nécessite en permanence de la Recherche & Développement que nous effectuons en France. Nous recherchons, dans ce cadre, un ingénieur en développement logiciel pour rejoindre notre équipe d'experts. Très motivé(e) par les challenges technologiques, aimant autant le matériel que le logiciel, un peu geek parfois et toujours prêt à aller au-delà de l'évident, vous travaillerez aux côtés d'experts en Intelligence Artificielle, Deep Learning, FPGA et logiciel afin de faire progresser nos solutions.

Votre tâche principale sera de développer des applications d'accélération de calculs mathématiques complexes et d'algorithmes pointus dans le domaine de l'Intelligence Artificielle (deep learning, réseaux de neurones, etc ...), sur des PCs équipés d'une ou plusieurs cartes à base de FPGA.

Poste et missions :

Vous aurez la charge des tâches suivantes :

- Spécifications des projets et conception des applications (développement C/C++ sous Linux) :
- Étude théorique des nouvelles couches de réseaux de neurones,
- Étude du comportement des principaux frameworks (Caffe, MXNet, Tensorflow, Keras...),
- Intégration des nouvelles couches et/ou réseaux dans notre bibliothèque logicielle :
- Détermination de la topologie du réseau de neurones,
- Stratégie d'intégration des nouvelles couches dans le produit existant (logiciel et FPGA),
- Algorithmes de calcul des configurations des unités de calcul des FPGA,
- Optimisation de ces configurations en fonction des contraintes,
- Optimisation mémoire et CPU des algorithmes de calcul,
- Validation, debug : Mises en place des tests C/C++/Python des principaux réseaux de neurones,
- Validation des résultats.

Profil :

- Ingénieur en Informatique,
- Connaissances des environnements de développement en IA (TensorFlow, Caffe,...)
- Connaissances des différents types de réseaux de neurones (CNN, YOLO...)
- Bon niveau en développement C/C++ et Python,
- Connaissance système de l'environnement Linux,
- Connaissances des outils de développement (gcc, gdb, git, python, etc ..),
- Bon niveau en anglais.